



ORGANIZACIÓN DE COMPUTADORAS

Año 2018

Carrera/ Plan:

Licenciatura en Informática Plan 2015

Licenciatura en Sistemas Plan 2015

Analista Programador Universitario Plan 2015

Analista en TIC Plan 2017

Licenciatura en Informática Plan 2003-07/Plan 2012

Licenciatura en Sistemas Plan 2003-07/Plan 2012

Analista Programador Universitario Plan 2007

Año: 1°

Régimen de Cursada Semestral

Carácter: Obligatoria

Correlativas: Expresión de Problemas y Algoritmos
– Conceptos de Organización de Computadoras –
Matemática 0

Profesor: Horacio Villagarcía Wanza, Néstor Castro,
Jorge Runco, Jorge Bellavita, Javier Giacomantone,
Enrique Orellana, Diego Montezanti

Hs. semanales : 6 hs.

FUNDAMENTACIÓN

La asignatura provee al futuro profesional de los conocimientos básicos de tecnología informática y su evolución.

Esos conocimientos coadyuvarán a que como profesional pueda evaluar y verificar la utilización, eficiencia y confiabilidad de equipamiento informático (hardware) y también le serán necesarios para la configuración y dimensionamiento de sistemas de procesamiento de información.

OBJETIVOS GENERALES

Brindar los conocimientos que permitan una profunda comprensión de los principios de funcionamiento de los modernos equipos de computación. El alumno analizará aspectos propios de las arquitecturas físicas de las computadoras, sus periféricos y los mecanismos de comunicación CPU-Memoria-Periféricos.

CONTENIDOS MÍNIMOS

- Computadoras digitales.
- Representación de datos a nivel de máquina.
- Organización funcional. CPU.
- Nociones de circuitos combinatorios y secuenciales.
- Memoria interna y externa.
- Nociones básicas de manejo de interrupciones
- Periféricos

PROGRAMA ANALÍTICO

Unidad 1: Computadoras digitales

Conceptos introductorios. Funcionamiento básico. Organización de un sistema de cómputo, modelo de von



Neumann. Otros modelos de organización, clasificación de las computadoras de acuerdo al modelo. Ejemplos. Evolución histórica de las computadoras y la tecnología empleada en su fabricación. Costo y rendimiento. Análisis de la performance, métodos de medición, MIPS, MFLOPS, benchmarks. Concepto de niveles de abstracción. Relación con el medio ambiente: consumo de energía eléctrica.

Unidad 2: Aritmética de las computadoras

Definición de bit, nibble, byte, palabra, palabra doble, relación con lenguajes de alto nivel. Representaciones numéricas: números enteros con y sin signo. Aritmética con enteros. Fundamentos de la representación en punto flotante, normalización, error de la representación. Representación estándar del IEEE. Aritmética en punto flotante. Representaciones alfanuméricas, ASCII, EBCDIC.

Unidad 3: Lógica Digital

Compuertas lógicas. Álgebra de Boole. Implementación de funciones booleanas. Lógica combinatoria, codificadores, decodificadores, multiplexores. Lógica secuencial, registros, contadores. Concepto de memoria y lógica programable. Aplicaciones de lógica digital en la Unidad Aritmético - Lógica (ALU) y en la Unidad de Control.

Unidad 4: Unidad Central de Procesamiento (CPU)

Organización de la CPU. Descripción de microprocesadores actuales. Modelo de ejecución de instrucciones. Ciclo de instrucción, fases. Comunicación CPU – memoria, dato y dirección. Interconexión de subsistemas, buses, ejemplos reales. Concepto de instrucción. Conjunto de instrucciones: operaciones, formato y modos de direccionamiento. Organización de registros. Lenguaje de máquina y assembly.

Unidad 5: Memoria

Tipos de memorias, clasificación. Parámetros característicos, tamaño, tiempo de acceso, costo, otros. Memoria principal, formas de organización. Memoria secundaria, organización y formato de datos. Organización jerárquica de la memoria. Dispositivos de almacenamiento externo, disco, cinta, disco óptico, otros. Múltiples unidades de discos (RAID).

Unidad 6: Periféricos

Comunicación hombre-máquina. Comunicación máquina-máquina. Comunicación máquina-mundo físico. Dispositivos de interacción típicos: terminales, pantallas, teclado, mouse, impresora, scanner, tabla digitalizadora, audio. Características de interconexión a cada uno de ellos. Modem.

METODOLOGÍA DE ENSEÑANZA

El curso tiene clases teóricas y prácticas experimentales. Las clases teóricas son dictadas por los Profesores de la asignatura y no son obligatorias. Los alumnos deben realizar ejercitación práctica, dirigida y no dirigida, tendiente a reforzar lo aprendido en las clases teóricas. Las actividades prácticas son obligatorias, coordinadas por los Jefes de Trabajos Prácticos y desarrolladas por los Auxiliares de la asignatura. Comprenden la ejercitación de métodos de representación numérica, análisis y representación de funciones y circuitos lógicos, comprensión del funcionamiento temporal de circuitos secuenciales. Experimentación por simulación del funcionamiento del ciclo de instrucción de un procesador. Los alumnos se estructuran en grupos (ingresantes / recursantes) y se planifican actividades de acuerdo a las necesidades de aprendizaje de cada grupo. Los alumnos del grupo recursantes reciben apoyo no presencial mediante la utilización de entornos virtuales de educación a distancia como el EAD IDEAS.

EVALUACIÓN



UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA

Se prevé la evaluación mediante parciales de Trabajos Prácticos y en forma opcional con restricciones la evaluación de conocimientos de teoría.

Aprobación de Parciales

Cada Parcial se considerará Aprobado cuando obtenga una Nota igual o superior al 50 % del puntaje máximo. Parcial Aprobado NO puede volver a rendirse.

En caso de Desaprobar un mismo parcial en las dos oportunidades consecutivas previstas, el alumno que cumpla con los requisitos de asistencia hasta el final del semestre podrá rendir una Evaluación Práctica Total sobre todas las prácticas. En la corrección de esta Evaluación Práctica Total se tendrá en cuenta el desempeño del alumno en los parciales si correspondiera. El valor del resultado obtenido en la corrección de la evaluación Total se multiplicará por 1,1 si hubiera aprobado el 1º Parcial y por 1,2 si hubiera aprobado el 2º parcial.

Régimen Semipresencial para Recursantes

El régimen de trabajos prácticos de Recursantes poseerá horarios especiales de clases de teoría y de ejercitación práctica pero no tiene restricciones por asistencia. Requiere adhesión e inscripción en el entorno de Educación a Distancia IDEAS,

La aprobación de los trabajos prácticos se obtendrá con la Aprobación secuencial y consecutiva de tres (3) etapas **Parciales presenciales**. Las etapas son: **Parcial 1** sobre prácticas 1 y 2, **Parcial 2** sobre prácticas 3 y 4 y **Parcial 3** sobre práctica 5. Se solicitará una anotación previa (vía el entorno a distancia) para rendir las etapas parciales.

Cada etapa Parcial tendrá una (1) posibilidad de recuperación antes de la evaluación de la siguiente etapa Parcial. La inasistencia a una evaluación parcial se considera como Desaprobado.

Aquel alumno que no Aprueba una etapa parcial y su única recuperación podrá rendir una Evaluación TOTAL (sobre todas las prácticas) al final del cuatrimestre. Por cuestiones administrativas también se solicitará inscripción (vía entorno de EAD) para rendir la Evaluación TOTAL. En la corrección de esa Evaluación Total se tendrá en cuenta el desempeño del alumno en las etapas parciales si correspondiera. El valor del resultado obtenido en la corrección de la evaluación Total se multiplicará por 1,1 si hubiera aprobado la etapa Parcial 1 y por 1,2 si hubiera aprobado las etapas parciales 1 y 2.

Aprobación de la Asignatura

La aprobación de la materia se podrá lograr con examen final ó con régimen de promoción.

Con Examen Final

Los alumnos que hayan aprobado los 3 parciales prácticos ó la Evaluación Práctica Total, obtendrán la Aprobación de los Trabajos Prácticos y la habilitación para rendir el Examen Final de la asignatura.

Para rendir los exámenes finales los alumnos deberán inscribirse en las fechas determinadas según el calendario académico. El alumno que, habiéndose inscripto para rendir Examen Final, no se presente a la mesa correspondiente, se asentará como AUSENTE, sin recaer sobre él penalidad de ninguna especie.

En el examen final se interroga sobre todas las unidades del Programa y se espera la contestación de todas ellas. Se proponen entre 5 y 7 preguntas, consignas y/o descripciones de esas unidades. Los enunciados típicos contienen las palabras 'qué', 'cómo', 'analice', 'describa', 'compare'. Las respuestas deben ser adecuadas al enunciado. Las preguntas pueden requerir una respuesta con resolución numérica exacta; un análisis de posibles soluciones ó un razonamiento propio basado en evidencias. El tiempo para el examen final tiene un máximo de 3 hs reloj.

Régimen de Promoción

Aquellos alumnos que deseen optar por el régimen de promoción deben cumplimentar las siguientes condiciones:



UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA

1. Aprobar en la primer fecha el 1º Parcial (ó la evaluación de COC del curso de Ingreso con Nota 8 o superior) y Aprobar en la primer fecha el 2º y el 3º Parcial, todos con Nota igual o superior al 70% del puntaje máximo.
2. Aprobar una Evaluación Corta de Teoría (habiendo aprobado 2º Parcial práctico según condiciones en punto 1) que se tomará en fecha estipulada en el cronograma (entre el 2º y el 3º parcial de trabajos prácticos).
3. Cumplidas las condiciones previas 1 y 2, podrán rendir una Evaluación Teórica para promoción (en fecha posterior al 3º Parcial. Si el alumno obtiene en ésta Evaluación Teórica para promoción una nota 6 (seis) o superior deberá inscribirse y presentarse en la siguiente mesa de exámenes finales donde se realizará un coloquio en el que se definirá y registrará oficialmente la nota del examen.

Adhesión a Régimen de Promoción de alumnos Recursantes

Aquellos alumnos Recursantes que deseen optar por el régimen de promoción deben cumplimentar las siguientes condiciones:

1. Aprobar en la primer fecha cada una de las 3 etapas Parciales de trabajos prácticos con Nota igual o superior al 70% del puntaje máximo.
2. Aprobar una Evaluación Corta de Teoría que se tomará en fecha anterior al Parcial 3 de trabajos prácticos.
3. Cumplidas las condiciones anteriores 1 y 2, podrán rendir una Evaluación Teórica para promoción (en fecha posterior a la de Parcial 3). Si el alumno obtiene en ésta Evaluación Teórica para promoción una nota 6 (seis) o superior deberá inscribirse y presentarse en la siguiente mesa de exámenes finales donde se realizará un coloquio en el que se definirá y registrará oficialmente la nota del examen.

BIBLIOGRAFÍA

- ***Organización y Arquitectura de Computadoras – Diseño para optimizar prestaciones***, 5º edición ó superior. William Stallings. Editorial Prentice Hall (2003).
- ***Estructura de Computadoras y Periféricos***, Rafael Martínez Durá, José Boluda Grau y Juan Pérez Solano. Editorial Alfaomega (2001)
- ***Organización de Computadoras***, Andrew Tanenbaum. Editorial Prentice Hall (2000).
- ***Arquitectura de computadores - Un enfoque cuantitativo***, John Hennessy & David Patterson. Editorial Mc Graw Hill (1999).
- ***Principios de Arquitectura de Computadoras***, Miles Murdocca & Vincent Heuring. Editorial Pearson Educación (2002)
- ***Fundamentos de los computadores***, Pedro de Miguel Anasagasti. Editorial Paraninfo (1996).



CRONOGRAMA DE CLASES Y EVALUACIONES

Comienzo de actividades: 04 de Abril

Clase	Fecha	Contenidos/Actividades
1	04 ABRIL	Repaso curso de ingreso COC
2	11 ABRIL	Representación de números - Compuertas lógicas – práctica 1
3	18 ABRIL	Números con signo. Representación y operaciones aritméticas – práctica 2
4	25 ABRIL	Representación de números en coma flotante
5	02 MAYO	Circuitos combinatorios - Circuitos secuenciales – práctica 3
6	09 MAYO	Arquitectura von Neumann
7	16 MAYO	Ciclo de instrucción - Assembly y simulador – práctica 4
8	23 MAYO	Formato de instrucción y modos de direccionamiento
9	30 MAYO	Registros en CPU - Programando – práctica 5
10	06 JUNIO	Evaluación Teórica Corta
11	13 JUNIO	Organización de memoria principal – práctica 6
12	27 JUNIO	Memoria externa
13	04 JULIO	Periféricos
14	11 JULIO	Evaluación Teórica Promoción

Evaluaciones previstas	Fecha
Parcial 1 sobre practicas 1 y 2	27 ABRIL
Recuperación 1 de Parcial 1	11 MAYO
Parcial 2 sobre practicas 3 y 4	29 MAYO
Recuperación 1 de Parcial 2	08 JUNIO
Parcial 3 sobre practicas 5 y 6	29 JUNIO
Recuperación 1 de Parcial 3	06 JULIO
Evaluación TOTAL (prácticas 1 a 6)	13 JULIO

Contacto de la cátedra (mail, página, plataforma virtual de gestión de cursos):

<http://weblidi.info.unlp.edu.ar/catedras/organiza/>

Firmas del/los profesores responsables:

Organización de Computadoras 2018

Régimen de Trabajos Prácticos de Re-dictado 2º semestre

Los alumnos Desaprobados durante el primer semestre del presente año 2018 tendrán un Re-dictado con apoyo semi-presencial de la asignatura a través del entorno de educación a distancia IDEAS.

Las clases teóricas se desarrollarán los días LUNES de 14 a 17 hs en Aula 10B y las clases prácticas los días MIÉRCOLES de 18 a 21 hs en Aula 5. Se prevé la ejecución de 5 trabajos prácticos con actividades semanales que ciclan en un sistema de 2 explicaciones de prácticas, 1 consulta/recuperatorio y 1 evaluación parcial (se adjunta cronograma de trabajos prácticos). En el entorno de EAD se tendrá, para descarga, todo el material del curso (notas de clase de teoría, enunciados de trabajos prácticos, apuntes, herramientas de ayuda, lecturas recomendadas, etc.). Asimismo se podrán realizar consultas sobre los ejercicios de las prácticas.

El régimen de trabajos prácticos del re-dictado no tiene restricciones por asistencia.

La aprobación de los trabajos prácticos se obtendrá con la Aprobación secuencial y consecutiva de tres (3) etapas **Parciales presenciales**. Las etapas son: **Parcial 1** sobre prácticas 1 y 2, **Parcial 2** sobre prácticas 3 y 4 y **Parcial 3** sobre práctica 5. Se solicitará una anotación previa (via el entorno a distancia) para rendir la primer etapa parcial.

Cada etapa Parcial tendrá una (1) posibilidad de recuperación en la siguiente fecha de consulta. Es decir, se rendirá la Recuperación de Parcial 1 en fecha anterior al Parcial 2 y se rendirá la Recuperación de Parcial 2 en fecha anterior al Parcial 3. Hay una Recuperación de Parcial 3. La inasistencia a una evaluación parcial se considera como Desaprobado.

Aquel alumno que no Aprueba una etapa parcial y su única recuperación podrá rendir una Evaluación TOTAL (sobre todas las prácticas) al final del cuatrimestre. Por cuestiones administrativas también se solicitará inscripción (via entorno de EAD) para rendir la Evaluación TOTAL. En la corrección de esa Evaluación Total se tendrá en cuenta el desempeño del alumno en las etapas parciales si correspondiera. El resultado obtenido en la corrección de la evaluación Total se multiplicará por 1,1 si hubiera aprobado la etapa Parcial 1 y por 1,2 si hubiera aprobado las etapas parciales 1 y 2.

El curso tiene previsto un mecanismo de promoción optativo al que deberán adherir en forma personal en la primera clase de teoría. Se realizarán 3 evaluaciones de teoría (dos cortas y la tercera para promoción al finalizar) durante el desarrollo del curso (se adjunta cronograma de clases y evaluaciones de teoría). Para acceder y mantenerse en el sistema de promoción los alumnos deberán Aprobar cada parcial de práctica en la primera fecha de evaluación, con nota igual o superior al 70 % de la máxima obtenible y Aprobar cada evaluación corta de teoría. Cumplidas las condiciones mencionadas, el alumno podrá rendir la evaluación de teoría para promoción (la tercera). Si el alumno obtiene en ésta evaluación teórica para promoción una nota 6 (seis) o superior deberá inscribirse y presentarse en la siguiente mesa de exámenes finales donde se realizará un coloquio en el que se definirá y registrará oficialmente la nota del examen.

Organización de Computadoras – Re-dictado 2º semestre 2017

Cronograma de Teorías

Clases Teóricas Lunes de 14:00 a 17:00 hs – Aula 10B

Fecha	Teorías
lun 27/08	Tema: Representación de datos. Punto Fijo. Adhesión al regimen de promoción.
lun 03/09	Tema: Representación de datos. Punto Flotante.
lun 10/09	Tema: Lógica digital. Álgebra de Boole.
lun 17/09	Tema: Circuitos combinacionales y secuenciales.
lun 24/09	Tema: Arquitectura Von Neumann. CPU. ETC 1 (evaluación teórica corta 1).
lun 01/10	Tema: Ciclo de Instrucción.
lun 08/10	Tema: Formatos de instrucción y modos de direccionamiento.
lun 22/10	Tema: Organización de Registros. Instrucciones típicas.
lun 29/10	Tema: Subsistema de Memoria. Jerarquía de memoria. ETC 2 (evaluación teórica corta 2).
lun 05/11	Tema: Organización de memoria principal.
lun 12/11	Tema: Memoria Cache. Memoria Externa. Almacenamiento óptico.
lun 26/11	Tema: Monitores. Impresoras
lun 03/12	ETPromo (evaluación teórica promoción).

Cronograma de Trabajos Prácticos

Clases Prácticas Miércoles de 18:00 a 21:00 hs – Aula 5

Fecha	Prácticas
mie 29/08	Explicación Práctica 1 – Sistemas de numeración en Punto Fijo. - Anotación para rendir parcial (por foro ó entorno IDEAS ó presencia)
mie 05/09	Explicación Práctica 2 – Sistemas de numeración en Punto Flotante
mie 12/09	Consulta
mie 19/09	PARCIAL 1 (evaluación de prácticas 1 y 2)
mie 26/09	Explicación Práctica 3 – Operaciones Lógicas y Circuitos Combinatorios. Muestra P1.
mie 03/10	Explicación Práctica 4 – Circuitos Secuenciales. RecPARCIAL 1 a las 19:30 hs (rec. Parcial 1)
mie 10/10	continuación Explicación Práctica 4. Muestra RecP1 y Consulta.
mie 17/10	continuación Explicación Práctica 4. Consulta
mie 24/10	PARCIAL 2 (evaluación de prácticas 3 y 4)
mie 31/10	Explicación Práctica 5 – Lenguaje Assembly. Muestra P2.
mie 07/11	continuación Explicación Práctica 5.
mie 14/11	RecPARCIAL 2 (rec. Parcial 2). Consulta Práctica 5 a las 19:30 hs.
mie 21/11	Muestra RecP2 y Consulta.
mie 28/11	PARCIAL 3 (evaluación de práctica 5).
vie 30/11	Muestra P3 y Consulta. Aula 4, 15 hs.
mie 05/12	RecPARCIAL 3 (recuperatorio Parcial 3).
vie 07/12	Muestra RecP3 y Consulta . Aula 5. 17:30 hs. Anotación para rendir Total (por IDEAS)
mie 12/12	EVALUACION TOTAL (evaluación de todas las prácticas realizadas)
vie 14/12	Muestra Evaluación Total.